

# MYZR-A40i\_CB204视图

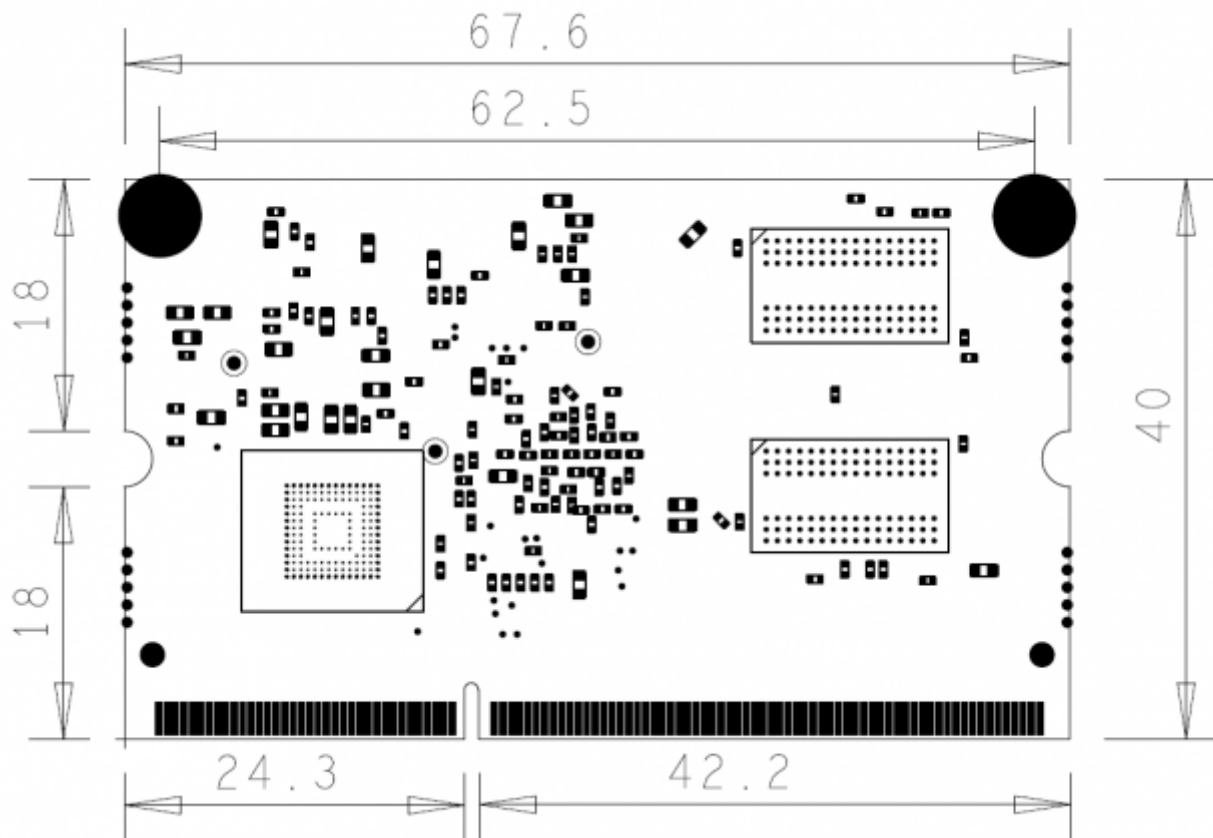
正面



背面



尺寸



## MYZR-A40i\_CB204参数

### 硬件配置

CPU	Allwinner A40i	工业, 消费级
内存	DDR3L 1GB	可扩展至2GB
存储	8GB eMMC	兼容至64GB

### 供电电源

5V输入

### CPU 功耗

额定功率: 5V==3A

### 温度范围

#### 工作温度

- 工业级:

-40°C ~ 85°C

## 存储温度

-40°C ~ 125°C

## 操作系统支持

- Linux

Linux-3.10.65

- QT5
- Ubuntu
- Android7.1

## 主控平台详细参数

接口规格		最大可配置接口数	描述
通讯接口	Ethernet	2	1路10/100/1000Mbps (默认接百兆网口), 1路10/100Mbps
	USB	3	1路USB2.0 OTG, 2路USB HOST, 高达 480Mbit/s
	UART	8	UART0默认做调试; UART1 8线串口; UART2/3为4线, 其余皆为2线; 兼容16550 UARTs行业标准, 支持5到8位的字长, 一个可选的奇偶校验位以及1,1.5或2个停止位
	I2C	2	支持标准模式 (最高100kbit/s) 和快速模式 (最高400kbit/s)
	SPI	3	全双工同步串行接口, 每路独立SPI控制器, 具有2个CS信号, 可配置主/从模式, 支持1线或2线模式
	PWM	8	支持 8个PWM通道中断输出 (4个PWM对), 捕获输入, 高达24/100MHz的输出频率, 最小分辨率为1/65536
	CIR	2	用于消费者红外遥控器的灵活接收器, 可编程FIFO阈值
	KEYADC	2	6bit分辨率, 电压范围在0~2V间, 支持模拟按键检测, 支持单、正常和连续模式
	Keypad	1	最大可支持8*8矩阵键盘
	JTAG	1	
外部存储接口	SDIO	2	SD物理层规范V3.0, SDIO卡规范V2.0; 1/4/位总线宽度
	SATA	1	支持SATA1.5Gb/s和SATA3.0Gb/s
多媒体	LVDS	2	"高达1080p@60fps"
	RGB	1	"高达1080p@60fps"
	HDMI	1	HDMI1.4 (带HDCP1.2), 高达1080p@60fps
	MIPI DSI	1	4通道, 高达1080p@60fps
	TVOUT	2	"2通道CVBS输出"
	CSI (DVP接口)	2	CSI0支持高达5M的静态捕获分辨率和高达1080p@30fps的视频捕获分辨率 CSI1支持高达5M的静态捕获分辨率和高达720p@30fps的视频捕获分辨率
	TVIN	2	2通道CVBS输入
	I2S/PCM	2	4通道, 高达1080p@60fps
Audio Codec	-	"1路差分PHONEOUT 输出, 1路立体声耳机输出; 2路单声道麦克风输入, 1路立体声输入"	

## 管脚定义&详细功能说明

核心板管脚号	核心板管脚定义	CPU 管脚号	CPU管脚复用功能	管脚电压
1	5V_CORE	-	ACIN0	5V
2	PWRON	-	PWRON	3.3V
3	5V_CORE	-	ACIN1	5V
4	KEYADC1	AA4	KEYADC1	3.3V
5	5V_CORE	-	ACIN2	5V
6	KEYADC0	AD3	KEYADC0	3.3V
7	5V_CORE	-	ACIN3	5V
8	VMIC	AC3	VMIC	3.3V
9	GND	-	GND0	---
10	MICIN2	AD2	MICIN2	3.3V
11	GND	-	GND1	---
12	MICIN1	AB3	MICIN1	3.3V
13	GND	-	GND2	---
14	HP_OUTR	AA1	HPOUTR	3.3V
15	GND	-	GND3	---
16	HP_OUTL	AA2	HPOUTL	3.3V
17	SATA_CLKN	AA7	SATA-CLKM	3.3V
18	LINE_INR	AB2	LINEINR	3.3V
19	SATA_CLKP	AB7	SATA-CLKP	3.3V
20	LINE_INL	AA3	LINEINL	3.3V
21	SATA_RXP	AA8	SATA-RXP	3.3V
22	PHONE_OUTN	V5	PHONEOUTN	3.3V
23	SATA_RXN	AB8	SATA-RXM	3.3V
24	PHONE_OUTP	V6	PHONEOUTP	3.3V
25	SATA_TXP	AA9	SATA-TXP	3.3V
26	GND	-	GND10	---
27	SATA_TXN	AB9	SATA-TXM	3.3V
28	HDMI_SDA	W9	HSDA	3.3V
29	GND	-	GND4	---
30	HDMI_SCL	V9	HSCL	3.3V
31	HDMI_TXCP	AD4	HTXCP	3.3V
32	HDMI_CEC	V10	HCEC	3.3V
33	HDMI_TXCN	AC4	HTXCN	3.3V
34	HDMI_HPD	U11	HHPD	3.3V
35	HDMI_TX0P	AD5	HTX0P	3.3V
36	FEL	L7	FEL	3.3V
37	HDMI_TX0N	AC5	HTX0N	3.3V
38	I2S_DI	G19	PB12	3.3V
			I2S_DI	
			AC97_DI	

			SPDIF_DI	
39	HDMI_TX1P	AD6	HTX1P	3.3V
40	I2S_DO1	J22	PB9	3.3V
			I2S_DO1	
			PWM6	
41	HDMI_TX1N	AC6	HTX1N	3.3V
42	I2S_DO0	J21	PB8	3.3V
			I2S_DO0	
			AC97_DO	
43	HDMI_TX2P	AD7	HTX2P	3.3V
44	I2S_DO3	J19	PB11	3.3V
			I2S_DO3	
45	HDMI_TX2N	AC7	HTX2N	3.3V
46	I2S_LRCK	J20	PB7	3.3V
			I2S_LRCK	
			AC97_SYNC	
47	GND	-	GND5	---
48	I2S_MCLK	K20	PB5	3.3V
			I2S_MCLK	
			AC97_MCLK	
49	USB1_DP	AD9	USB1-DP	3.3V
50	I2S_BCLK	K21	PB6	3.3V
			I2S_BCLK	
			AC97_BCLK	
51	USB1_DM	AC9	USB1-DM	3.3V
52	I2S_DO2	J23	PB10	3.3V
			I2S_DO2	
			PWM7	
53	USB0_DP	AD8	USB0-DP	3.3V
54	GND	-	GND11	---
55	USB0_DM	AC8	USB0-DM	3.3V
56	CSI_MCLK	Y17	PE1	3.3V
			TS0_ERR	
			CSI0_MCLK	
57	USB2_DP	AB10	USB2-DP	3.3V
58	CSI_D7	AC20	PE11	3.3V
			TS0_D7	
			CSI0_D7	
59	USB2_DM	AA10	USB2-DM	3.3V
60	CSI_D5	AD20	PE9	3.03V
			TS0_D5	
			CSI0_D5	

61	GND	-	GND6	---
62	CSI_D4	AD19	PE8	3.3V
			TS0_D4	
			CSI0_D4	
63	BT_UART_TX	AD22	PG6	3.3V
			TS1_D2	
			CSII_D2	
			UART3_TX	
			CSI0_D10	
64	CSI_D3	AC19	PE7	3.3V
			TS0_D3	
			CSI0_D3	
65	BT_UART_RX	AD23	PG7	3.3V
			TS1_D3	
			CSII_D3	
			UART3_RX	
			CSI0_D11	
66	CSI_D2	AB19	PE6	3.3V
			TS0_D2	
			CSI0_D2	
67	BT_UART_CTS	AC23	PG8	3.3V
			TS1_D4	
			CSII_D4	
			UART3_RTS	
			CSI0_D12	
68	CSI_D6	AB20	PE10	3.3V
			TS0_D6	
			CSI0_D6	
69	BT_UART_RTS	AC24	PG9	3.3V
			TS1_D5	
			CSII_D5	
			UART3_CTS	
			CSI0_D13	
			BIST_RESULT0	
70	CSI_D1	AA19	PE5	3.3V
			TS0_D1	
			CSI0_D1	
71	WL_SDIO_D1	AC21	PG3	3.3V
			TS1_DVLD	
			CSII_VSYNC	
			SDC1_D1	



72	CSI_D0	Y19	PE4	3.3V
			TS0_D0	
			CSI0_D0	
73	WL_SDIO_D3	AC22	PG5	3.3V
			TS1_D1	
			CSI1_D1	
			SDC1_D3	
74	CSI_PCLK	AA17	CSI0_D9	3.3V
			PE0	
			TS0_CLK	
			CSI0_PCLK	
75	WL_SDIO_D0	AB21	PG2	3.3V
			TS1_SYNC	
			CSI1_HSYNC	
			SDC1_D0	
76	CSI_HSYNC	W17	PE2	3.3V
			TS0_SYNC	
			CSI0_HSYNC	
77	WL_SDIO_D2	AB22	PG4	3.3V
			TS1_D0	
			CSI1_D0	
			SDC1_D2	
			CSI0_D8	
78	CSI_VSYNC	W19	PE3	3.3V
			TS0_DVLD	
			CSI0_VSYNC	
79	WL_SDIO_CMD	AA20	PG0	3.3V
			TS1_CLK	
			CSI1_PCLK	
			SDC1_CMD	
80	GND	-	GND12	---
81	WL_SDIO_CLK	Y20	PG1	3.3V
			TS1_ERR	
			CSI1_MLCK	
			SDC1_CLK	
82	GMAC_TXER	R20	PA17	3.3V
			ETXERR	
			CAN_RX	
			UART1_RING	
			GNULL	
			ETXERR	
I2S1_DI				

83	UART4_TX	AB23	PG10	3.3V
			TS1_D6	
			CSI1_D6	
			UART4_TX	
			CSI0_D14	
			BIST_RESULT1	
84	GMAC_TXD0	N24	PA7	3.3V
			ETXD0	
			SPI3_MOSI	
			GTXD0	
85	UART4_RX	AB24	PG11	3.3V
			TS1_D7	
			CSI1_D7	
			UART4_RX	
			CSI0_D15	
86	GMAC_TXEN	P23	PA13	3.3V
			ETXEN	
			UART6_RX	
			UART1_CTS	
			GTXCTL	
			ETXEN	
87	GND	-	GND7	---
88	GMAC_TXD1	M24	PA6	3.3V
			ETXD1	
			SPI3_CLK	
			GTXD1	
89	SPI0_CS0	V23	PI10	3.3V
			SPI0_CS0	
			UART5_TX	
			EINT22	
90	GMAC_TXCLK	P22	PA14	3.3V
			ETXCK	
			UART7_TX	
			UART1_DTR	
			GNUL	
			ETXCK	
			I2S1_BCLK	
91	SPI0_CLK	V24	PI11	3.3V
			SPI0_CLK	
			UART5_RX	
			EINT23	

92	GMAC_TXD2	M20	PA5	3.3V
			ETXD2	
			SPI3_CS0	
			GTXD2	
93	USB0-DRVVBUS	V21	PI13	3.3V
			SPI0_MISO	
			UART6_RX	
			CLK_OUT_B	
94	GMAC_TXD3	M21	PA4	3.3V
			ETXD3	
			SPI1_CS1	
			GTXD3	
95	SPI0_CS1	U23	PI14	3.3V
			SPI0_CS1	
			PS2_SCK1	
			TCLKIN0	
96	GMAC_MDIO	N19	PA12	3.3V
			EMDIO	
			UART6_TX	
			UART1_RTS	
97	AP-CK32KO	U18	GMDIO	3.3V
			PI12	
			SPI0_MOSI	
			UART6_TX	
98	GMAC_MDC	N20	CLK_OUT_A	3.3V
			EINT24	
			PA11	
			EMDC	
99	SPI1_CS1	U22	UART1_RX	3.3V
			GMDC	
			PI15	
			SPI1_CS1	
100	GMAC_COL	R21	PS2_SDA1	3.3V
			TCLKIN1	
			EINT27	
			PA16	
			ECOL	
CAN_TX				
UART1_DCD				
GCLKIN				

			ECOL	
			I2S1_DO	
101	SPI1_CS0	T19	PI16	3.3V
			SPI1_CS0	
			UART2_RTS	
			EINT28	
102	GMAC_CRS	R22	PA15	3.3V
			ECRS	
			UART7_RX	
			UART1_DSR	
			GTXCK	
			ECRS	
			I2S1_LRCK	
103	SPI1_MISO	T22	PI19	3.3V
			SPI1_MISO	
			UART2_RX	
			EINT31	
104	GMAC_RXDV	N21	PA10	3.3V
			ERXDV	
			UART1_TX	
			GRXCTL	
			RXDV	
105	SPI1_CLK	T23	PI17	3.3V
			SPI1_CLK	
			UART2_CTS	
			EINT29	
106	GMAC_RXD2	M19	PA1	3.3V
			ERXD2	
			SPI1_CLK	
			UART2_CTS	
			GRXD2	
107	SPI1_MOSI	T24	PI18	3.3V
			SPI1_MOSI	
			UART2_TX	
			EINT30	
108	GMAC_CLK	N23	PA8	3.3V
			ERXCK	
			SPI3_MISO	
			GRXCK	
109	SDC0_CMD	AA13	PF3	3.3V
			SDC0_CMD	

			JTAG_DO1	
110	GMAC_RXER	N22	PA9	3.3V
			ERXERR	
			SPI3_CS1	
			GNULL	
			ERXERR	
			I2S1_MCLK	
111	SDC0_D1	AA11	PF0	3.3V
			SDC0_D1	
			JTAG_MS1	
112	GMAC_RXD1	M23	PA2	3.3V
			ERXD1	
			SPI1_MOSI	
			UART2_TX	
			GRXD1	
113	SDC0_D3	Y13	PF4	3.3V
			SDC0_D3	
			UART0_RX	
114	GMAC_RXD3	L23	PA0	3.3V
			ERXD3	
			SPI1_CS0	
			UART2_RTS	
			GRXD3	
115	SDC0_D2	W13	PF5	3.3V
			SDC0_D2	
			JTAG_CK1	
116	GMAC_RXD0	M22	PA3	3.3V
			ERXD0	
			SPI1_MISO	
			UART2_RX	
			GRXD0	
117	SDC0_D0	Y11	PF1	3.3V
			SDC0_D0	
			JTAG_DI1	
118	GND	-	GND13	---
119	SDC0_CLK	W11	PF2	3.3V
			SDC0_CLK	
			UART0_TX	
120	I2C1_SDA	G24	PB19	3.3V
			TWI1_SDA	
121	GND	-	GND8	---
122	I2C1_SCK	G23	PB18	3.3V

			TW11_SCK	
123	DSI_D2N	J4	DSI-D2N	3.3V
124	I2C2_SCK	F24	PB20	3.3V
			TWI2_SCK	
			PWM4	
125	DSI_D2P	J3	DSI-D2P	3.3V
126	I2C2_SDA	F21	PB21	3.3V
			TWI2_SDA	
			PWM5	
127	DSI_D3N	K4	DSI-D3N	3.3V
128	AP-RESET#	R24	RESET	3.3V
129	DSI_D3P	K3	DSI-D3P	3.3V
130	UART7_RX	R23	PI21	3.3V
			PS2_SDA0	
			UART7_RX	
			HSDA	
			PWM3	
131	DSI_CKN	L2	DSI-CKN	3.3V
132	UART7_TX	T21	PI20	3.3V
			PS2_SCK0	
			UART7_TX	
			HSCL	
			PWM2	
133	DSI_CKP	L1	DSI-CKP	3.3V
134	PWM1	K24	PB3	3.3V
			PWM1	
			SPDIF_MCLK	
			STANBYWFI	
135	DSI_D0N	J2	DSI-D0N	3.3V
136	PWM0	K23	PB2	3.3V
			PWM0	
137	DSI_D0P	J1	DSI-D0P	3.3V
138	IR0_RX	J24	PB4	3.3V
			IR0_RX	
139	DSI_D1N	K2	DSI-D1N	3.3V
140	TVIN0	W2	TVIN0	3.3V
141	DSI_D1P	K1	DSI-D1P	3.3V
142	TVIN1	Y1	TVIN1	3.3V
143	UART0_TX	F22	PB22	3.3V
			UART0_TX	
144	TVOUT0	V1	TVOUT0	3.3V

145	UART0_RX	F23	PB23	3.3V
			UART0_RX	
			IR1_RX	
146	TVOUT1	V2	TVOUT1	3.3V
147	GND	-	GND9	---
148	GND	-	GND14	---
149	LCD1_D10	A22	PH10	3.3V
			LCD1_D10	
			ERXD1	
			KP_IN2	
			MS_D2	
			EINT10	
150	LCD_D13	M4	PD13	3.3V
			LCD0_D13	
			LVDS1_VN1	
151	TOUCH_INT	A21	PH15	3.3V
			LCD1_D15	
			ETXD2	
			KP_IN5	
			SMC_VPPPP	
			EINT15	
152	LCD_D12	L3	PD12	3.3V
			LCD0_D12	
			LVDS1_VP1	
153	TOUCH_RST	B21	PH14	3.3V
			LCD1_D14	
			ETXD3	
			KP_IN4	
			SMC_VPPEN	
			EINT14	
154	LCD_D11	L4	PD11	3.3V
			LCD0_D11	
			LVDS1_VN0	
155	UART5_TX	B24	PH6	3.3V
			LCD1_D6	
			UART5_TX	
			MS_BS	
			EINT6	
			CSI1_D6	

156	LCD_D10	L5	PD10	3.3V
			LCD0_D10	
			LVDS1_VP0	
157	WL_WAKE_AP	A23	PH9	3.3V
			LCD1_D9	
			ERXD2	
			KP_IN1	
			MS_D1	
			EINT9	
CSI1_D9				
158	LCD_D14	N3	PD14	3.3V
			LCD0_D14	
			LVDS1_VP2	
159	LCD1_D2	D24	PH2	3.3V
			LCD1_D2	
			UART3_RTS	
			EINT2	
160	LCD_D15	N4	PD15	3.3V
			LCD0_D15	
			LVDS1_VN2	
161	LCD1_D0	D23	PH0	3.3V
			LCD1_D0	
			UART3_TX	
			EINT0	
162	LCD_D17	P4	PD17	3.3V
			LCD0_D17	
			LVDS1_VNC	
163	LCD1_D1	E23	PH1	3.3V
			LCD1_D1	
			UART3_RX	
			EINT1	
164	LCD_D16	P5	PD16	3.3V
			LCD0_D16	
			LVDS1_VPC	
165	LCD1_D13	C22	PH13	3.3V
			LCD1_D13	
			PS2_SDA1	
			SMC_RST	



			EINT13	
			CSI1_D13	
166	LCD_D19	R4	PD19	3.3V
			LCD0_D19	
			LVDS1_VN3	
167	LCD1_D3	E22	PH3	3.3V
			LCD1_D3	
			UART3_CTS	
			EINT3	
			CSI1_D3	
168	LCD_D18	R5	PD18	3.3V
			LCD0_D18	
			LVDS1_VP3	
169	BT_REG_ON	D22	PH12	3.3V
			LCD1_D12	
			PS2_SCK1	
			EINT12	
			CSI1_D12	
170	LCD_D6	R1	PD6	3.3V
			LCD0_D6	
			LVDS0_VPC	
171	WL_REG_ON	C23	PH4	3.3V
			LCD1_D4	
			UART4_TX	
			EINT4	
			CSI1_D4	
172	LCD_D7	P3	PD7	3.3V
			LCD0_D7	
			LVDS0_VNC	
173	LCD1_D5	C24	PH5	3.3V
			LCD1_D5	
			UART4_RX	
			EINT5	
			CSI1_D5	
174	LCD_D4	P1	PD4	3.3V
			LCD0_D4	
			LVDS0_VP2	
175	LCD1_CLK	B18	PH24	3.3V
			LCD1_CLK	
			ETXCK	
			KP_OUT4	
			SDC1_D0	

			CSI1_PCLK	
176	LCD_D5	P2	PD5	3.3V
			LCD0_D5	
			LVDS0_VN2	
177	LCD1_HSYNC	A18	PH26	3.3V
			LCD1_HSYNC	
			ECOL	
			KP_OUT6	
			SDC1_D2	
			CSI1_HSYNC	
178	LCD_D9	R3	PD9	3.3V
			LCD0_D9	
			LVDS0_VN3	
179	LCD1_VSYNC	B19	PH27	3.3V
			LCD1_VSYNC	
			ETXERR	
			KP_OUT7	
			SDC1_D3	
			CSI1_VSYNC	
180	LCD_D8	R2	PD8	3.3V
			LCD0_D8	
			LVDS0_VP3	
181	AP_WAKE_BT	B23	PH8	3.3V
			LCD1_D8	
			ERXD3	
			KP_IN0	
			MS_D0	
			EINT8	
			CSI1_D8	
182	LCD_D1	M1	PD1	3.3V
			LCD0_D1	
			LVDS0_VN0	
183	LCD1_D20	F18	PH20	3.3V
			LCD1_D20	
			ERXDV	
			CAN_TX	
			EINT20	
			CSI1_D20	
184	LCD_D0	M2	PD0	3.3V
			LCD0_D0	
			LVDS0_VP0	

185	UART5_RX	B22	PH7	3.3V
			LCD1_D7	
			UART5_RX	
			MS_CLK	
			EINT7	
			CSI1_D7	
186	LCD_D2	N2	PD2	3.3V
			LCD0_D2	
			LVDS0_VP1	
187	LCD1_D19	E19	PH19	3.3V
			LCD1_D19	
			ERXERR	
			KP_OUT1	
			SMC_SDA	
			EINT19	
			CSI1_D19	
188	LCD_D3	M3	PD3	3.3V
			LCD0_D3	
			LVDS0_VN1	
189	BT_WAK_-AP	C21	PH11	3.3V
			LCD1_D11	
			ERXD0	
			KP_IN3	
			MS_D3	
			EINT11	
			CSI1_D11	
190	LCD_VSYNC	U6	PD27	3.3V
			LCD0_VSYNC	
			SMC_SDA	
191	USB_ID	D21	PH16	3.3V
			LCD1_D16	
			ETXD1	
			KP_IN6	
			SMC_DET	
			EINT16	
			CSI1_D16	
192	LCD_HSYNC	U5	PD26	3.3V
			LCD0_HSYNC	
			SMC_SLK	
193	LCD1_D23	C19	PH23	3.3V
			LCD1_D23	
			ETXEN	

			KP_OUT3	
			SDC1_CLK	
			CSI1_D23	
194	LCD_DE	T5	PD25	3.3V
			LCD0_DE	
			SMC_RST	
195	LCD1_D18	C18	PH18	3.3V
			LCD1_D18	
			ERXCK	
			KP_OUT0	
			SMC_SLK	
			EINT18	
			CSI1_D18	
196	LCD_CLK	T4	PD24	3.3V
			LCD0_CLK	
			SMC_VCCEN	
197	LCD1_D21	D19	PH21	3.3V
			LCD1_D21	
			EMDC	
			CAN_RX	
			EINT21	
			CSI1_D21	
198	LCD_D23	T3	PD23	3.3V
			LCD0_D23	
			SMC_DET	
199	USB0_VBUSDET	D18	PH17	3.3V
			LCD1_D17	
			ETXD0	
			KP_IN7	
			SMC_VCCEN	
			EINT17	
			CSI1_D17	
200	LCD_D21	U1	PD21	3.3V
			LCD0_D21	
			SMC_VPPEN	
201	LCD1_DE	E18	PH25	3.3V
			LCD1_DE	
			ECRS	
			KP_OUT5	
			SDC1_D1	
			CSI1_FIELD	

202	LCD_D22	U2	PD22	3.3V
			LCD0_D22	
			SMC_VPPPP	
203	LCD1_D22	G17	PH22	3.3V
			LCD1_D22	
			EMDIO	
			KP_OUT2	
			SDC1_CMD	
204	LCD_D20	T2	CSI1_D22	3.3V
			PD20	
			LCD0_D20	
			CSI1_MCLK	