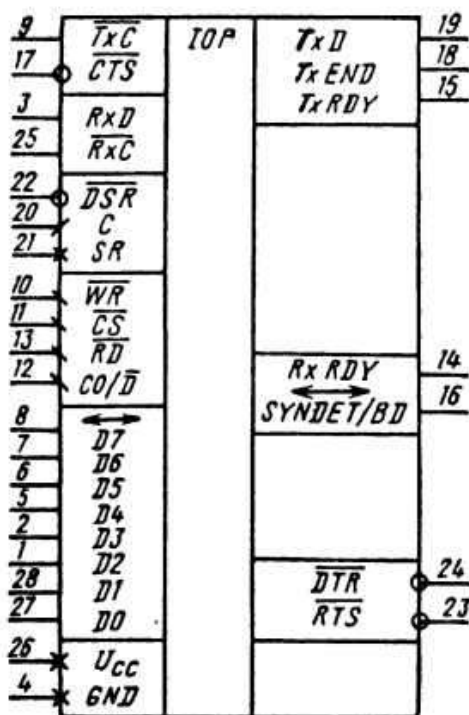


КР580ВВ51А

Микросхема представляет собой программируемый последовательный интерфейс (универсальный синхронно - асинхронный приемопередатчик). ИС преобразует параллельный код, получаемый от центрального процессора, в последовательный поток символов со служебными битами. Содержит 3500 интегральных элементов. Корпус типа 2121.28-5, масса не более 5 г.



Условное графическое обозначение КР580ВВ51А

Назначение выводов: 1, 2 - вход/выход канала данных; 3 - вход приемника; 4 - общий; 5, 6, 7, 8 - входы/выходы канала данных; 9 - синхронизация передатчика; 10 - вход запись; 11 - выбор микросхемы; 12 - управление/данные; 13 - чтение; 14 - выход "готовность приемника"; 15 - выход "готовность передатчика"; 16 - вид синхронизации/пауза; 17 - готовность приемника терминала; 18 - конец передачи; 19 - выход передатчика; 20 - синхронизация; 21 - установка; 22 - готовность передатчика терминала; 23 - запрос приемника терминала; 24 - синхронизация приемника; 26 - напряжение питания; 27, 28 - входы/выходы канала данных.

Электрические параметры

Номинальное напряжение питания5 В ± 5%
Выходное напряжение высокого уровня≥ 2,5 В
Выходное напряжение низкого уровня≤ 0,4 В

Ток потребления	≤ 100 мА
Ток утечки на входах	$\leq -1 $ мкА
Выходной ток в состоянии “выключено”	$\leq -1 $ мкА
Период следования тактовых импульсов	200...500 нс
Длительность сигналов \overline{WR} , \overline{RD}	≥ 250 нс
Время сохранения сигналов D7...D0 относительно сигнала \overline{WR}	≥ 50 нс
Время задержки сигналов D7...D0 относительно сигнала \overline{RD}	≤ 250 нс

Предельно допустимые режимы эксплуатации

Максимальное напряжение питания	5,25 В
Максимальное напряжение высокого уровня на выводах	5,25 В
Максимальное напряжение низкого уровня на выводах	0,8 В
Максимальный выходной ток низкого уровня	2,2 мА
Максимальный выходной ток высокого уровня	$ -0,4 $ мА
Максимальная емкость нагрузки	190 пФ
Температура окружающей среды	-10...+75 °С